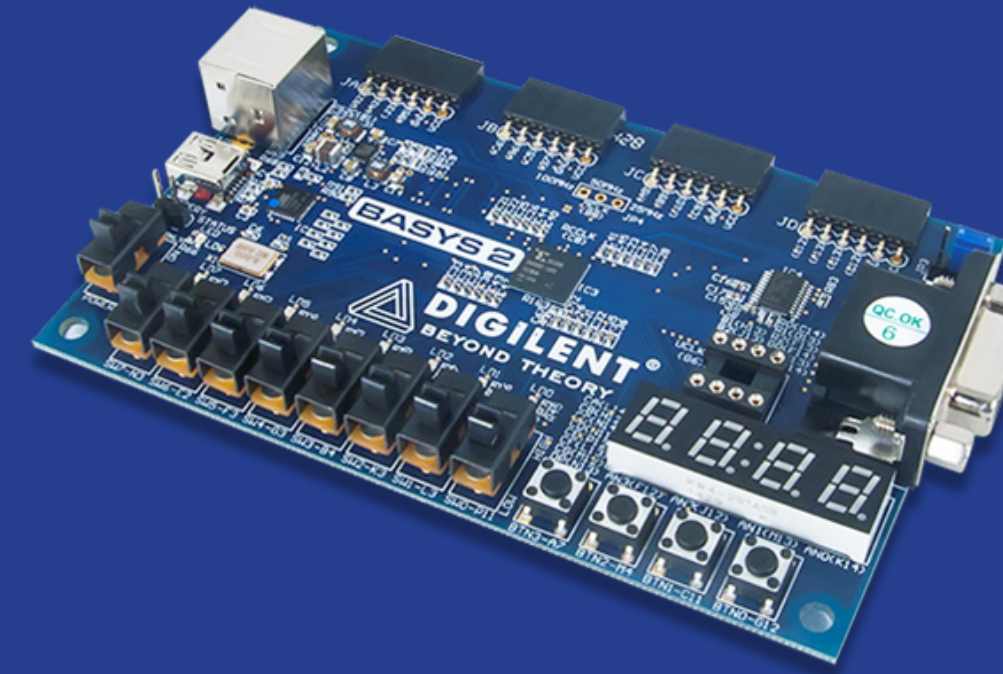


VHDL sintetizable para estudiantes de Ingeniería

VHDL sintetizable para estudiantes de Ingeniería



Carlos Castro Miguens
José B. Castro Miguens

